

1. Соловьев В. В. Основы языка проектирования цифровой аппаратуры Verilog //М.: Горячая линия—Телеком. – 2014.
2. Хэррис Д. М., Хэррис С. Л. Цифровая схемотехника и архитектура компьютера. – 2015.
3. Дональд Т. Логическое проектирование и верификация систем на SystemVerilog //М.: ДМК Пресс. – 2019
4. Кистрин А. В. и др. Проектирование цифровых устройств: учебник //М.: Курс: ИНФРА-М. – 2017.