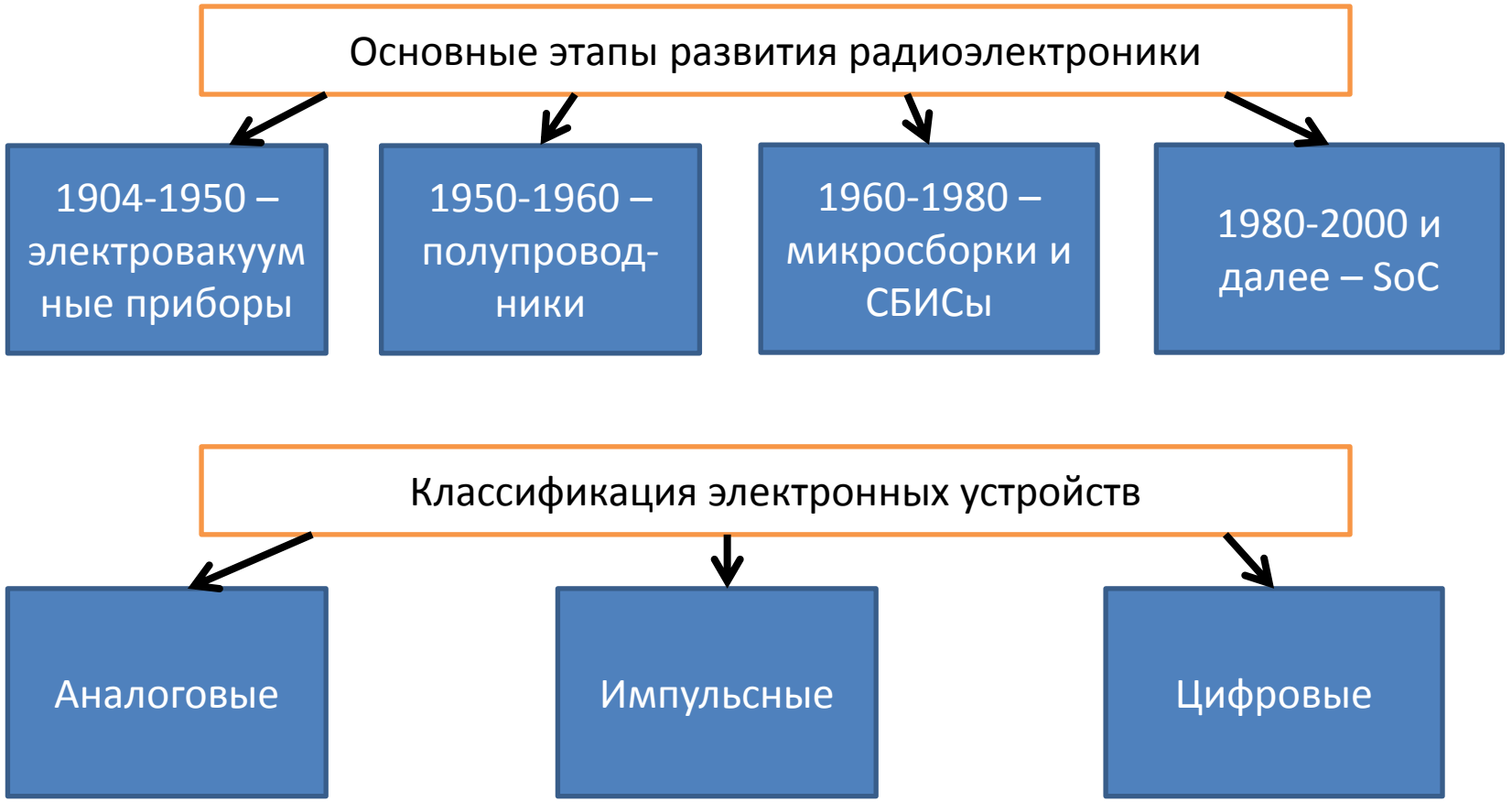
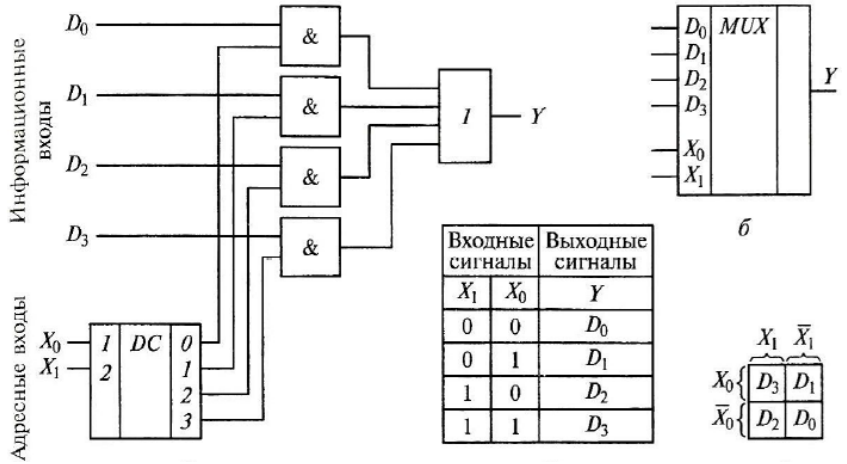
Универсальные программируемые интегральные схемы в автоматизированных системах управления производством

РАЗДЕЛ 1 «ВВЕДЕНИЕ В ПРОГРАММИРУЕМЫЕ ИНТЕГРАЛЬНЫЕ СХЕМЫ»



Комбинационные цифровые устройства



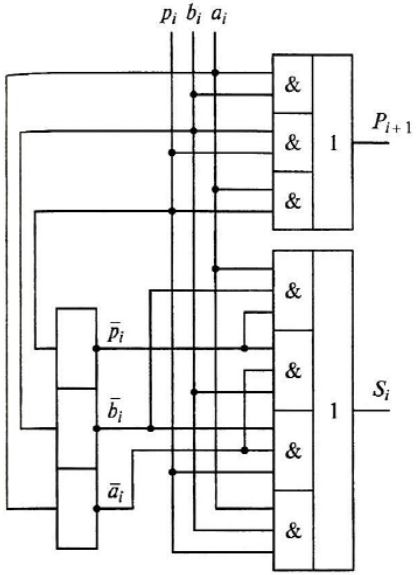
Входные сигналы		Выходные сигналы
X_1	X_0	Y
0	0	D_0
0	1	D_1
1	0	D_2
1	1	D_3

б

	X_1	$\bar{X}_1$
X_0	D_3	D_1
$\bar{X}_0$	D_2	D_0

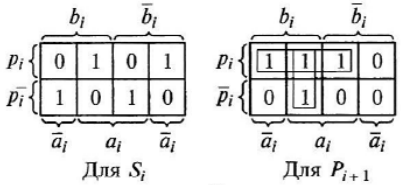
Мультиплексор

Одноразрядный сумматор



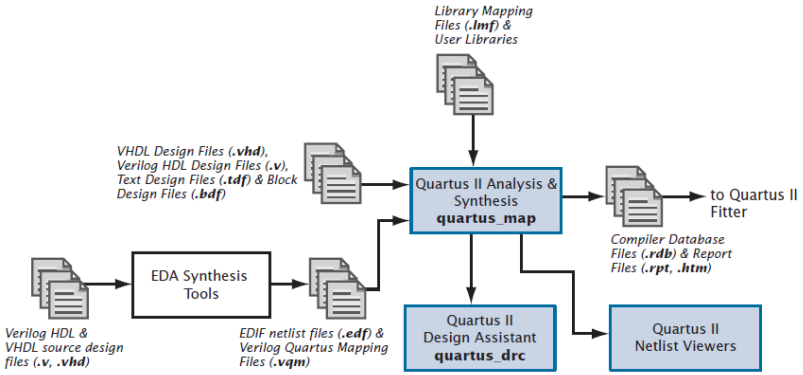
Входные сигналы			Выходные сигналы	
a_i	b_i	p_i	S_i	P_{i+1}
0	0	0	0	0
0	1	0	1	0
1	0	0	1	0
1	1	0	0	1
0	0	1	1	0
0	1	1	0	1
1	0	1	0	1
1	1	1	1	1

б

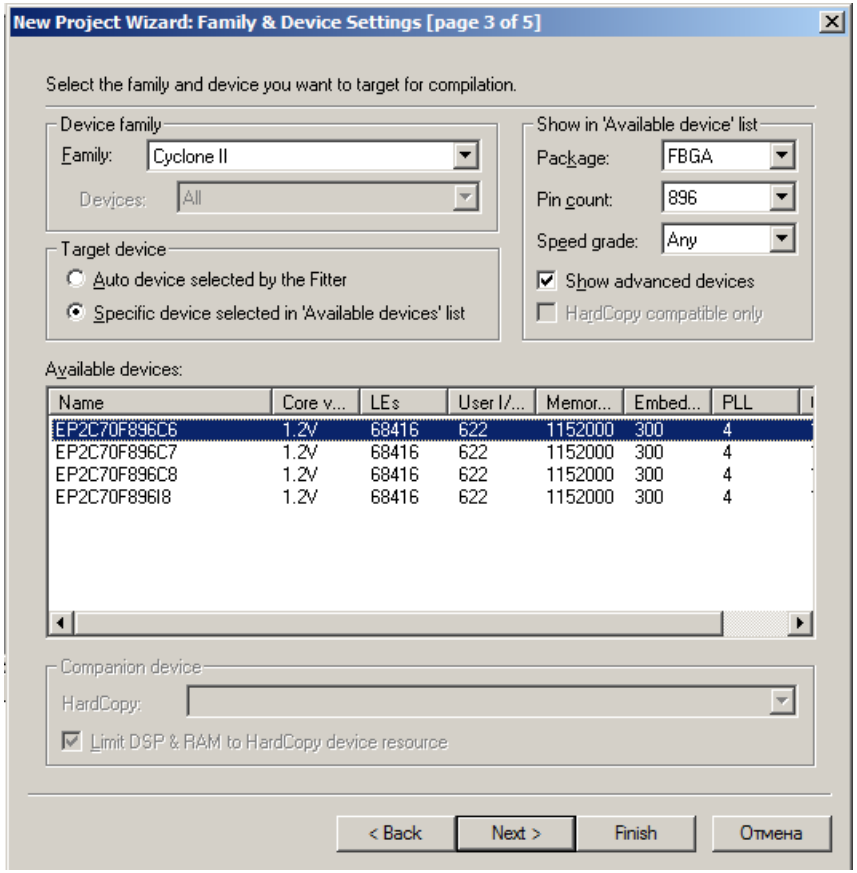


Создание проекта в Quartus II

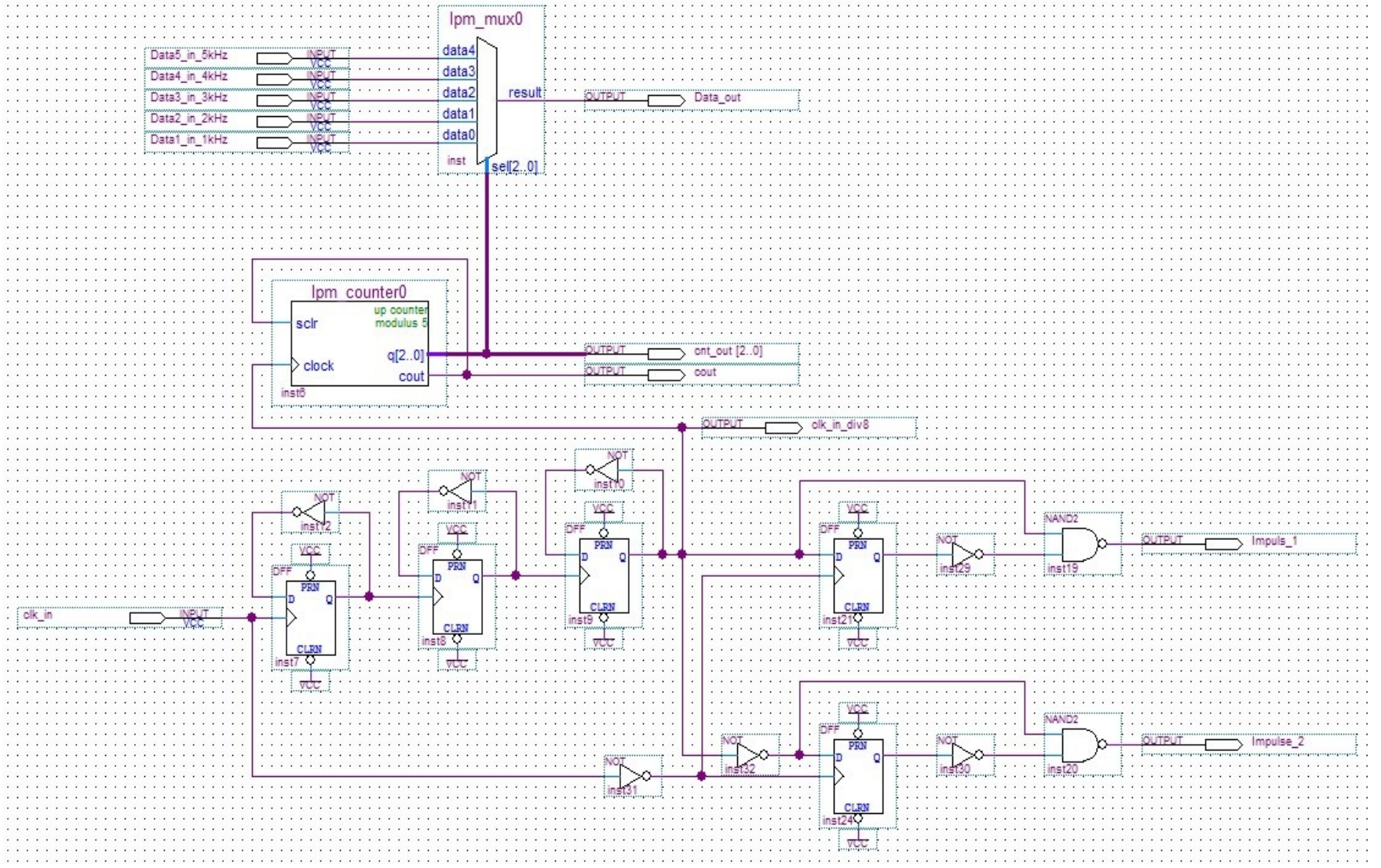
Этап размещения и трассировки проекта в Quartus II



Окно задания целевого кристалла ПЛИС



Графическое программирование в Quartus II



Исследование проекта в Quartus II